

(43) 国際公開日  
2005年8月25日 (25.08.2005)

PCT

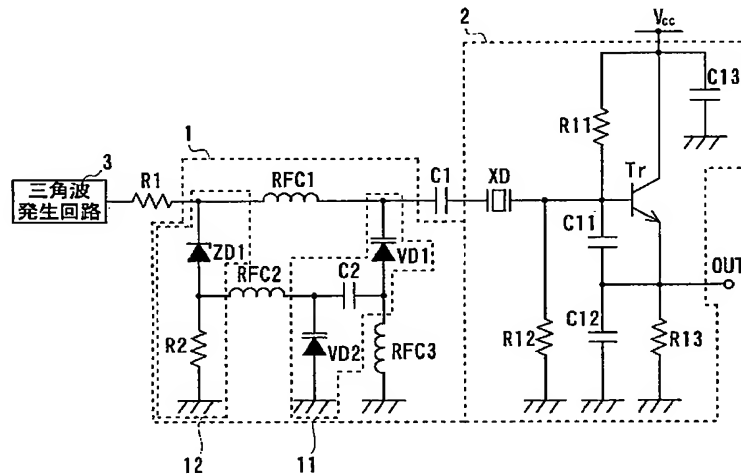
(10) 国際公開番号  
WO 2005/078915 A1

- (51) 国際特許分類<sup>7</sup>: H03B 5/36, 5/12, H04J 13/00 (72) 発明者; および  
(21) 国際出願番号: PCT/JP2004/017145 (75) 発明者/出願人 (米国についてのみ): 加藤章 (KATO, Akira) [JP/JP]; 〒6178555 京都府長岡京市東神足 1 丁目 10 番 1 号 株式会社村田製作所内 Kyoto (JP).  
(22) 国際出願日: 2004 年 11 月 18 日 (18.11.2004) (74) 代理人: 小森久夫 (KOMORI, Hisao); 〒5400011 大阪府大阪市中央区農人橋 1 丁目 4 番 34 号 Osaka (JP).  
(25) 国際出願の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.  
(26) 国際公開の言語: 日本語  
(30) 優先権データ: 特願2004-039791 2004 年 2 月 17 日 (17.02.2004) JP  
(71) 出願人 (米国を除く全ての指定国について): 株式会社村田製作所 (MURATA MANUFACTURING CO., LTD.) [JP/JP]; 〒6178555 京都府長岡京市東神足 1 丁目 10 番 1 号 Kyoto (JP).

[続葉有]

(54) Title: VOLTAGE CONTROLLED OSCILLATOR

(54) 発明の名称: 電圧制御発振器



3 TRIANGULAR WAVE GENERATING CIRCUIT

(57) Abstract: A first varactor diode (VD1) has a cathode connected through a capacitor (C1) to a resonance element (XD) and through an inductor (RFC1) and a resistor element (R1) to a triangular wave generating circuit (3), and an anode connected through a capacitor (C2) to the cathode of a second varactor diode (VD2) and earthed through an inductor (RFC3). A Zener diode (ZD1) has a cathode connected to the joint of the inductor (RFC1) and the resistor element (R1), and an anode earthed through a resistor element (R2). The second varactor diode (VD2) has a cathode connected through an inductor (RFC2) to the joint of the Zener diode (ZD1) and the resistor element (R2), and an earthed anode.

(57) 要約: 第1バラクタダイオード (VD1) のカソードはコンデンサ (C1) を介して共振素子 (XD) に接続されるとともに、インダクタ (RFC1)、抵抗素子

[続葉有]



(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

(R1) を介して三角波発生回路(3)に接続され、アノードはコンデンサ(C2)を介して第2バラクタダイオード(VD2)のカソードに接続されるとともにインダクタ(RFC3)を介して接地される。ツェナーダイオード(ZD1)のカソードはインダクタ(RFC1)と抵抗素子(R1)との接続点に接続され、アノードは抵抗素子(R2)を介して接地される。また、第2バラクタダイオード(VD2)のカソードはツェナーダイオード(ZD1)と抵抗素子(R2)との接続点にインダクタ(RFC2)を介して接続され、アノードは接地される。